

FIBO FT-Q100-CWDM4

100Гбит/с QSFP28 двухволоконный оптический модуль

Особенности:

- 4-канальный full-duplex приемопередатчик
- Скорость передачи данных до 25.78 Гбит/с каждого канала
- 4-канальный DFB LAN-WDM передатчик
- 4-канальный PIN ROSA приемник
- CDR для всех каналов передачи и приема
- Потребляемая мощность <3.5 Вт
- Поддерживает функцию горячей замены
- Функция DDM
- Передача до 2 км по одномодовому волокну G.652
- Два разъема LC
- Диапазон рабочих температур от 0°C до +70°C
- Напряжение питания 3.3 В
- Соответствует RoHS-6

Поддерживаемые стандарты:

- IEEE 802.3ba 100GBASE-LR4

Характеристики пороговых значений модуля:

Параметр	Обозн.	Мин	Сред	Макс	Ед.изм.
Предельное напряжение питания	V _{cc}	-0.3		3,6	В
Рабочая температура	T _c	0		70	°C
Температура хранения	T _s	-20		85	°C
Относительная влажность	RH	5		85	%

Рекомендуемые условия эксплуатации:

Параметр	Обозн.	Мин	Сред	Макс	Ед.изм.
Напряжение питания	V _{cc}	3,13	3,3	3,47	В
Ток питания	I _{cc}			1060	мА

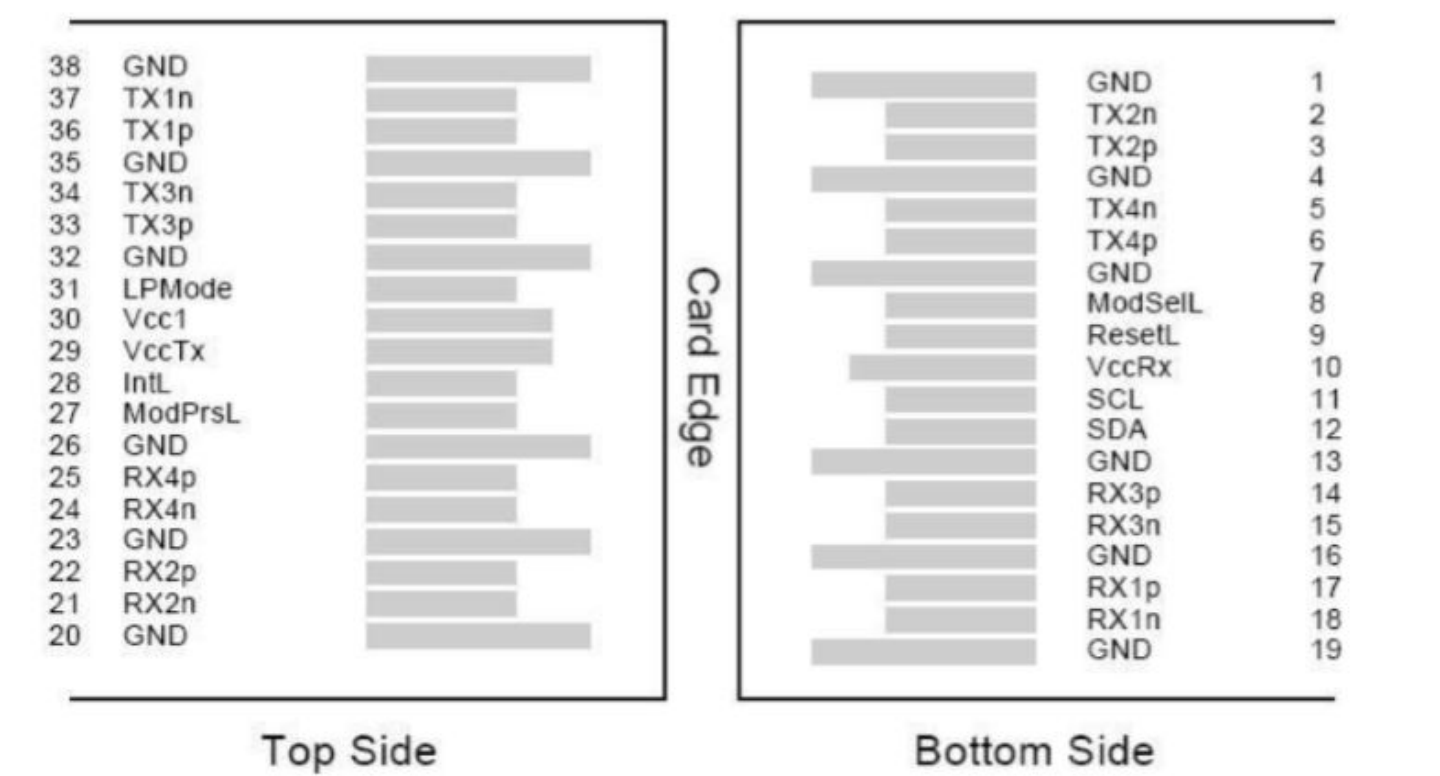
Электрические характеристики:

Параметр	Обозн.	Мин	Сред	Макс	Ед.изм.
Скорость передачи данных одного канала	BR		25,78125	-	Гбит/с
Энергопотребление		-		3,5	Вт
Передатчик					
Допустимое значение тока на входе	I _{in}	-0.3	-	4.0	в
Перепад выходного напряжения	V _{in,pp}			900	мВ
Напряжение на выходе	V _{EN}	V _{ee}		V _{eeo} +0.8	В
Приемник					
Перепад входного напряжения	V _{out,pp}	300		850	мВ
Время нарастания/ослабления	T _r /T _f	28			пкс

Оптические характеристики:

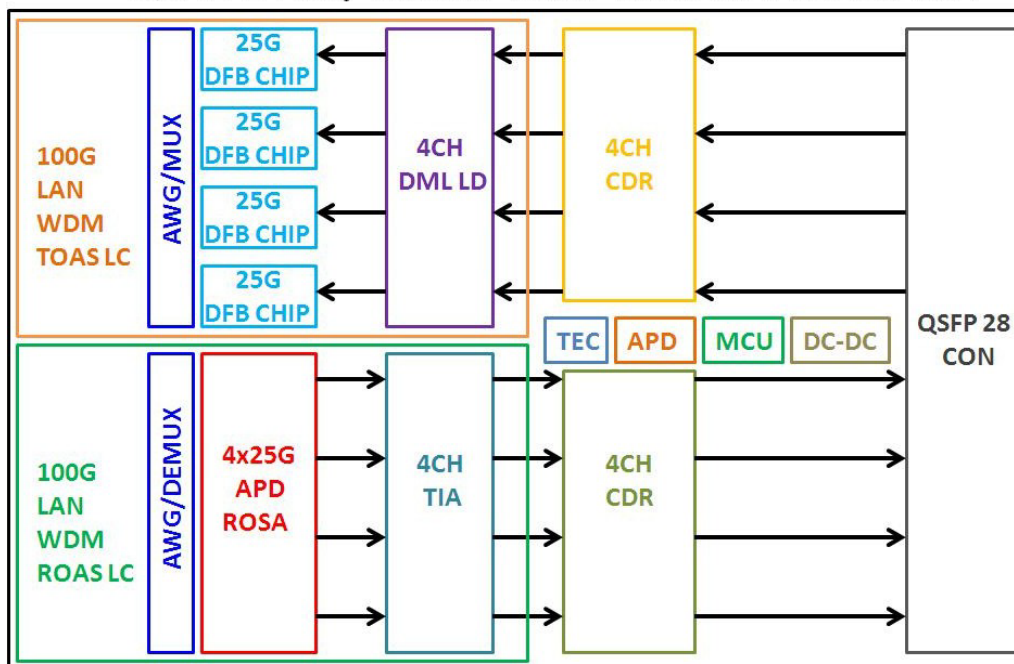
Параметр	Обознач	Мин	Сред	Макс	Ед.изм.
Передатчик					
Используемые длины волн	λ_0	1264.5	1271	1277.5	нм
	λ_1	1284.5	1291	1297.5	нм
	λ_2	1304.5	1311	1317.5	нм
	λ_3	1324.5	1331	1337.5	нм
Выходная оптическая мощность	P _{OUT}	-6.5		2.5	дБм
Коэффициент подавления боковой моды	SMSR	30			дБ
Коэффициент ослабления	ER	3.5			дБ
Выходная мощность выключенного передатчика	P _{OFF}			-30	дБм
RIN	RIN			-130	дБ/Гц
Приемник					
Чувствительность приемника	P _{SENS}			-10	дБм
Перегрузка приемника	P _{SAT}			2.5	дБм
Обратные потери	R _r			-26	дБ

Схема контактной платы:

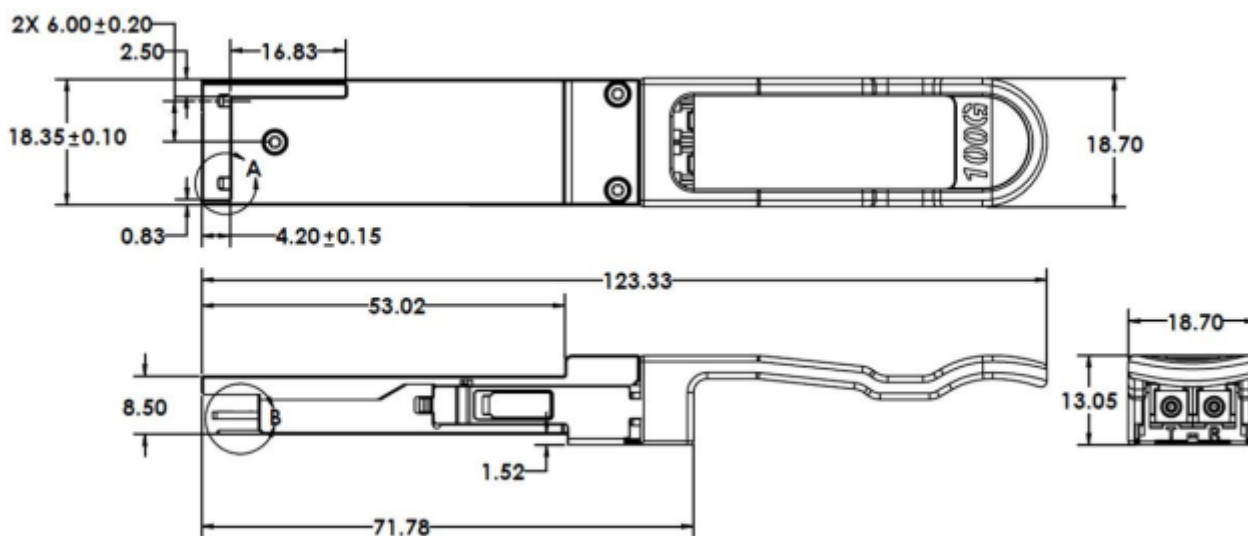


Pin	Logic	Symbol	Name/Description
1		GND	Module Ground
2	CML-I	Tx2-	Transmitter inverted data input
3	CML-I	Tx2+	Transmitter non-inverted data input
4		GND	Module Ground
5	CML-I	Tx4-	Transmitter inverted data input
6	CML-I	Tx4+	Transmitter non-inverted data input
7		GND	Module Ground
8	LVTTL-I	MODSEL	Module Select
9	LVTTL-I	ResetL	Module Reset
10		VCCR _x	+3.3v Receiver Power Supply
11	LVC MOS-I	SCL	2-wire Serial interface clock
12	LVC MOS-I/O	SDA	2-wire Serial interface data
13		GND	Module Ground
14	CML-O	RX3+	Receiver non-inverted data output
15	CML-O	RX3-	Receiver inverted data output
16		GND	Module Ground
17	CML-O	RX1+	Receiver non-inverted data output
18	CML-O	RX1-	Receiver inverted data output
19		GND	Module Ground
20		GND	Module Ground
21	CML-O	RX2-	Receiver inverted data output
22	CML-O	RX2+	Receiver non-inverted data output
23		GND	Module Ground
24	CML-O	RX4-	Receiver inverted data output
25	CML-O	RX4+	Receiver non-inverted data output
26		GND	Module Ground
27	LVTTL-O	ModPrsL	Module Present, internal pulled down to GND
28	LVTTL-O	IntL	Interrupt output, should be pulled up on host board
29		VCCT _x	+3.3v Transmitter Power Supply
30		VCC1	+3.3v Power Supply
31	LVTTL-I	LPMode	Low Power Mode
32		GND	Module Ground
33	CML-I	Tx3+	Transmitter non-inverted data input
34	CML-I	Tx3-	Transmitter inverted data input
35		GND	Module Ground
36	CML-I	Tx1+	Transmitter non-inverted data input
37	CML-I	Tx1-	Transmitter inverted data input
38		GND	Module Ground

QSFP28 ER4/4WDM 40km CIRCUIT STRUCTURE



Габариты и размеры корпуса:



* Производитель оставляет за собой право изменять внешний вид, технические характеристики и комплектацию без уведомления